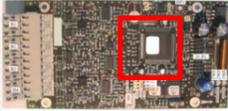
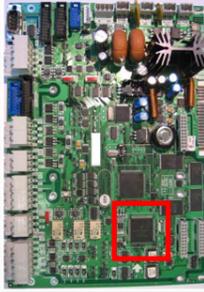
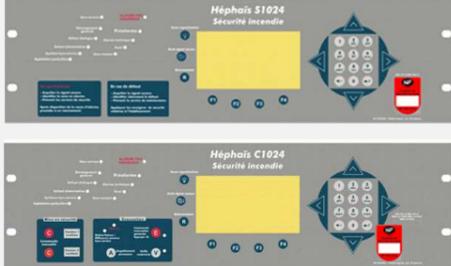


**Légende :**

Oui Configuration Standard ou Optimale (correction Bugs)

# HEPHAIS 1024

## Tableau de compatibilité MB2B/MG2B/MIHM/MIHM-NG/TeleHEPHAIS

CPU1024 (MB2B) (IC32)	TeleHEPHAIS 1024	MD2B (MG2B) (IC7)	CPU1024 (MG2B) (IC12)	H1024 (LIHM) (MIHM IC13)	H1024N (TCS-NS) (MIHM-NG IC12)
					
<b>2.01</b>	V0.10	V1.32 à V1.34	V2.01 à V2.04		
<b>3.00</b>	V0.11	V2.00	V2.04		
<b>3.03</b>	V0.13	V2.10	V2.08		
<b>3.05</b>	V0.13	V2.10	V2.08		
<b>V3.30.xx</b>	V0.30	V2.2x à V2.76	V2.08 à V2.15		
<b>3.41</b>	V0.40	V2.35 à V2.76	V2.12 à V2.15		
<b>4.01</b>	V1.02	V2.50 à V2.76	V2.14 à V2.15		
<b>4.02</b>	V1.02	V2.50 à V2.76	V2.14 à V2.15		
<b>4.03</b>	V1.02	V2.50 à V2.76	V2.14 à V2.15		
<b>5.01.14</b>	V3.01	V2.70 à V2.76		V1.04.00	
<b>5.02</b>	V3.01	V2.70 à V2.76		V1.04.01	
<b>5.03.04</b>	V3.03	V2.73 à V2.76		V1.05.06	
<b>5.03.09</b>	V3.10	V2.73 à V2.76		V1.05.10	
<b>5.04.00</b>	V3.12	V2.73 à V2.76		V1.06.03	
<b>5.05</b>	V3.12	V2.73 à V2.76		V1.07	
<b>7.01</b>	V4.00	V2.75 à V2.76		V2.01	
<b>7.03</b>	V4.03	V2.75 à V2.76		V2.02	
	V4.06				

**Nota 1 :** V3.30.xx = V3.30.23 / V3.30.29 / V3.30.31 / V3.30.60 / V3.30.74

**Nota 2 :** Si plusieurs centrales HEPHAIS 1024 sont connectées en réseau, les cartes CPU1024 doivent être équipées d'une version identique du logiciel LB2B IC32. Cependant, certaines versions sont compatibles entre elles :

- les versions V3.00 / V3.03 / V3.05 sont compatibles entre elles
- les versions V3.30.23 / V3.30.29 / V3.30.31 / V3.30.60 / V3.30.74 sont compatibles entre elles

**Nota 3 :** Suite à modification du logiciel LB2B (MB2B IC32), il est nécessaire de télécharger à nouveau les DDS ainsi que la 5<sup>ème</sup> langue si celle-ci est utilisée sur une face avant MIHM (monochrome)

**Légende :**

Oui Configuration Standard ou Optimale (correction Bugs)

Non Configuration Interdite – non fonctionnelle

**HEPHAIS 1024**

02.DIV.1428 Rev : V2

ASD

Author : ALE

**Tableau de inter-compatibilité**  
**Versions software et hardware**

<b>CPU1024</b>			
<b>LB2B (IC32)</b>	<b>/2</b>	<b>/4 (evo ≥ F01)</b>	<b>/5 (evo ≥ H03)</b>
V2.01	Oui	Non	Non
V3.0x	Oui	Non	Non
V3.30	Non	Oui	Oui
V3.41	Non	Oui	Oui
V4.0x	Non	Oui	Oui
V5.01	Non	Oui	Oui
V5.02	Non	Oui	Oui
V5.03	Non	Oui	Oui
V5.04	Non	Oui	Oui
V5.05	Non	Oui	Oui
V7.01	Non	Non	Oui
V7.03	Non	Non	Oui

<b>MD2B</b>		
<b>LG2B (IC12)</b>	<b>/1 /2</b>	<b>/3 (evo ≥ E02)</b>
V1.32	Oui	Oui
V1.34	Oui	Oui
V2.00	Oui	Oui
V2.10	Oui	Oui
V2.2x	Oui	Oui
V2.3x	Oui	Oui
V2.50	Oui	Oui
V2.70	Oui	Oui
V2.73	Oui	Oui
V2.75	Non	Oui
V2.76	Non	Oui

<b>H1024</b>		
<b>LIHM (IC13)</b>	<b>/2</b>	<b>/4 (evo ≥ B01)</b>
V2.0x	Oui	Non
V2.1x	Non	Oui

<b>IHM1024</b>				
<b>MIHMNG-CPU</b>			<b>MIHMNG-EXT</b>	
<b>TCS-NS (IC12)</b>	<b>/2</b>	<b>/3 (evo ≥ A05)</b>	<b>/1</b>	<b>/2 (evo ≥ B00)</b>
V1.02	Oui	Oui	Oui	Oui
V1.03	Oui	Oui	Oui	Oui
V1.04	Oui	Oui	Oui	Oui
V1.05	Oui	Oui	Oui	Oui
V1.06	Oui	Oui	Oui	Oui
V1.07	Oui	Oui	Oui	Oui
V2.01	Non	Oui	Non	Oui
V2.02	Non	Oui	Non	Oui